

---

# Computing the expected makespan of a DAG

Julien Herrmann<sup>\*1</sup>

<sup>1</sup>ROMA (ENS Lyon / CNRS / Inria Grenoble Rhône-Alpes) – CNRS : UMR5668, Laboratoire d'informatique du Parallélisme, École Normale Supérieure (ENS) - Lyon, INRIA – Laboratoire de l'Informatique du Parallélisme 46 Allée d'Italie 69364 Lyon, France

## Abstract

TBA

---

<sup>\*</sup>Speaker